



제 32회 한국반도체학술대회

The 32nd Korean Conference on Semiconductors

2025년 2월 12일(수)-14일(금) | 강원도 하이원리조트

Future Normal in Semiconductor

2025-02-13(목), 15:50-17:20

좌장: 추후업데이트 예정

P. Device for Energy (Solar Cell, Power Device, Battery, etc.) 분과

[TG3-R] 차세대 스토리지와 AI

<p>초청 TG3-R-1 15:50-16:20</p>	<p>AI 반도체 환경을 위한 병렬 스토리지 SW 기술 박성순 (주) 글루시스</p>
<p>TG3-R-2 16:20-16:35</p>	<p>하이브리드 매핑 기법을 이용한 ZNS SSD를 위한 디바이스 매퍼 성능 개선 임경민, 안성용 부산대학교</p>
<p>TG3-R-3 16:35-16:50</p>	<p>FTL Optimization with Linear Regression-Based Mapping Management Seokyeon Choi and Dongkun Shin Department of Electrical and Computer Engineering, Sungkyunkwan University</p>
<p>TG3-R-4 16:50-17:05</p>	<p>Implementation of a Python-Based QLC Cell Defect Prediction Model and Study on Reliability Improvement Youn-Hee Hong¹ and Ho-Yong Lim² ¹Chungnam National University, ²Hoyeon Corp. Ltd</p>
<p>TG3-R-5 17:05-17:20</p>	<p>멀티스트림 SSD를 위한 블록 수준 쓰기 버퍼 관리 기법 김현섭, 김태석 광운대학교 컴퓨터공학과</p>