



# 제 32회 한국반도체학술대회

The 32nd Korean Conference on Semiconductors

2025년 2월 12일(수)-14일(금) | 강원도 하이원리조트

## Future Normal in Semiconductor

2025년 2월 14일(금), 10:55-12:40

Room I(스페이드 I), 6층

N. VLSI CAD 분과

### 061\_[FI2-N] Pioneering VLSI CAD: from AI to Quantum

좌장: 현대준 교수(세종대학교), 박희천 교수(UNIST)

초청 FI2-N-1 10:55-11:25	<b>Standard Cells, Simple Yet Powerful Design Enablements</b> Suwan Kim SAIT
FI2-N-2 11:25-11:40	<b>Machine Learning Platform for a Complete LC-VCO Design with Physical Layout</b> Hyunsoo Lee <sup>1</sup> , Sungjin Kim <sup>2</sup> , Taigon Song <sup>1</sup> , and Heein Yoon <sup>1</sup> Kyungpook National University, <sup>2</sup> UNIST
FI2-N-3 11:40-11:55	<b>회로 유사도 기반 논리 합성 툴 파라미터 최적화</b> 이준빈, 안진일, 현대준 Sejong University
FI2-N-4 11:55-12:10	<b>Realistic Test Case Generation for Power State Coverage</b> Yunseok Jung, Hyeonwoo Park, and Seokhyeong Kang Department of Electrical Engineering, POSTECH
FI2-N-5 12:10-12:25	<b>Design Method for Multi-Digit Converters Between Binary and Ternary Logic</b> Seunghyun Son <sup>1</sup> , Seunghan Baek <sup>2</sup> , and Sunmean Kim <sup>1</sup> <sup>1</sup> School of Electronic and Electrical Engineering, Kyungpook National University, <sup>2</sup> Department of Electrical Engineering, POSTECH
FI2-N-6 12:25-12:40	<b>효율적인 Surface Code 통신을 위한 타일 아키텍처</b> 강영중 <sup>1,3</sup> , 양준성 <sup>1,2,3</sup> <sup>1</sup> 연세대학교 시스템반도체공학과, <sup>2</sup> 연세대학교 전기전자공학과, <sup>3</sup> 연세대학교 지능형반도체 IT 융합전공