



제 29회 한국반도체학술대회

The 29th Korean Conference on Semiconductors

2022년 1월 24일(월)~ 26일(수) | 강원도 하이원 그랜드호텔(컨벤션타워)

2022년 1월 25일(화), 09:00-10:15

Room D (사파이어 II+III, 5층)

K. Memory (Design & Process Technology) 분과

[TD1-K] Processing in Memory

좌장: 이재구 수석(삼성전자), 배종호 교수(국민대학교)

<p>TD1-K-1 09:00-09:30</p>	<p>Nonvolatile Memory Based Compute-in-memory (CIM) Technology for Energy Efficient Deep Neural Network Accelerator Wonbo Shim <i>Department of Electrical and Information Engineering, Seoul National University of Science and Technology</i></p>
<p>TD1-K-2 09:30-09:45</p>	<p>Processing-In-Memory 응용을 위한 임베디드 NOR 플래시 메모리에서의 로직 연산 구현 방성진¹, 안지훈¹, 채동혁¹, 구민석², 김윤¹ <i>¹서울시립대학교 전자전기컴퓨터공학과, ²인천대학교 컴퓨터공학부</i></p>
<p>TD1-K-3 09:45-10:00</p>	<p>Input-Splitting 구조가 적용된 Spiking Neural Network 시스템 설계 김재성¹, 박준성¹, 채동혁¹, 구민석², 김윤¹ <i>¹서울시립대학교 전자전기컴퓨터공학부, ²인천대학교 컴퓨터공학과</i></p>
<p>TD1-K-4 10:00-10:15</p>	<p>Memristor-Based Binary Neural Network with Boundary Condition Yeongjin Hwang, Sangwook Youn, and Hyungjin Kim <i>Department of Electronic Engineering, Inha University</i></p>