



## O. System LSI Design 분과

2021년 1월 25일(월), 10:45-12:15 / 채널 C

### [MC2-O] System LSI Design II

좌장: 김지훈 교수 (이화여자대학교), 유호영 교수 (충남대학교)

<p>MC2-O-1 10:45-11:00</p>	<p>FPGA에 구현한 링 오실레이터 기반의 실 난수 발생기의 구조 분석 최소연, 유호영 충남대학교 전자공학과</p>
<p>MC2-O-2 11:00-11:15</p>	<p>On-the-Fly LUT 기반 BDS B1C 코드 생성기 박지운, 유호영 충남대학교 전자공학과</p>
<p>MC2-O-3 11:15-11:45</p>	<p><b>[초청]</b> <b>Co-Designing Architectures, Algorithms, and Memory Systems for Deep Learning Hardware Accelerators</b> Hyun Kim <i>Electrical and Information Engineering, Seoul National University of Science and Technology</i></p>
<p>MC2-O-4 11:45-12:15</p>	<p><b>[초청]</b> <b>Embedded Memory Customization for Processing-In-Memory based DNN Acceleration</b> 최웅 숙명여자대학교</p>