



제25회 한국반도체학술대회

The 25th Korean Conference on Semiconductors

2018년 2월 5일(월)-7일(수), 강원도 하이원리조트 컨벤션 호텔

2018년 2월 7일(수), 09:00-10:30

Room J (육백, 6층)

L. Analog Design & M. RF and Wireless Design 분과

[WJ1-LM] Analog & RF Circuits

<p>WJ1-LM-L-1 09:00-09:15</p>	<p>A Two-Step 12-bit SAR ADC with Passive Noise Shaping and Segmented DAC Structure Jun-Hyeong Kwon, Xuan Tien Nguyen, Woo-Jin Cho, Huu Nguyen Bui, and Jong-Wook Lee <i>Department of Electronics Engineering, Kyung Hee University</i></p>
<p>WJ1-LM-L-2 09:15-09:30</p>	<p>A 91.2 dB DR Audio Delta-Sigma Modulator Kang-Il Cho, Jongwoo Bong, and Gil-Cho Ah <i>Department of Electronic Engineering, Sogang University</i></p>
<p>WJ1-LM-L-3 09:30-09:45</p>	<p>A Low Jitter Clock Doubler with Automatic Duty Correction Controller Dongsoo Lee, Sang-Hyuk Park, Jihyun Cheon, SungJin Kim, and Kang-Yoon Lee <i>College of Information and Communication Engineering, Sungkyunkwan University</i></p>
<p>WJ1-LM-M-1 09:45-10:00</p>	<p>GaAs pHEMT를 이용한 W-대역 이미지 제거 혼합기 설계 최원석, 정진호 <i>서강대학교 전자공학과</i></p>
<p>WJ1-LM-M-2 10:00-10:15</p>	<p>E-plane 프로브 트랜지션이 결합된 서브밀리미터파 전력 증폭기 집적회로 김정식, 최원석, 정진호 <i>서강대학교 전자공학과</i></p>