

2017년 2월 14일 (화)
로비 (3층)

S. Chip Design Contest

CDC-1	GBT를 이용한 Logarithmic CMOS Image Sensor의 Dynamic Range 확장 배명한 경북대학교
CDC-2	65nm CMOS 공정을 이용한 수동 NFC 태가의 고효율 Analog Front-End 설계 장준범 송실대학교
CDC-3	A Census Transform Based Stereo Matching Processor Using Sparse Multi-Windows 민경국 경북대학교
CDC-4	Capacitive Readout IC with High Accuracy Automatic Offset Calibration Loop 문영진 충남대학교