

제23회 한국반도체학술대회

2016년 2월 22일(월)-24일(수), 강원도 하이원리조트

L. Analog Design 분과

Room A
태백 I (5층)

2016년 2월 23일(화) 08:30-10:30

[TA1-L] Analog Design I

좌장 : 백광현(중앙대학교)

-
- | | | |
|---------|-------------|--|
| TA1-L-1 | 08:30-08:45 | A Low-Power and Small-Area 12-bit Current-Steering/Resistive DAC for Ramp Generator in Single-Slope ADC
Byoung-Gwan Jeon, Min-Kyu Kim, Seong-Kwan Hong, and Oh-Kyong Kwon
<i>Department of Electronics and Computer Engineering, Hanyang University</i> |
| TA1-L-2 | 08:45-09:00 | SAR ADC의 스위칭 에너지와 면적을 줄이기 위한 커패시터 리사이클링 기법
이창우, 유훈상, 김주언, 이성민, 백광현
<i>중앙대학교 전자전기공학부</i> |
| TA1-L-3 | 09:00-09:15 | Multi-segmented LED 구동회로 입력전류 제어를 위한 스위칭 개선
이현승, 김재하
<i>서울대학교 전기정보공학부, 반도체공동연구소</i> |
| TA1-L-4 | 09:15-09:30 | 혼합 스위칭 기법을 이용한 고효율 스위칭 에너지 SAR ADC
이성민, 이창우, 유훈상, 김주언, 백광현
<i>중앙대학교 전자전기공학부</i> |
| TA1-L-5 | 09:30-09:45 | A 10-bit 20-MS/s CMOS Single-ended SA ADC boosting Common-mode Voltage of DAC
Jisu Son, Han-Yeol Lee, Yeong-Woong Kim, and Young-Chan Jang
<i>Department of Electronic Engineering, Kumoh National Institute of Technology</i> |
| TA1-L-6 | 09:45-10:00 | 재정렬 플립플롭을 이용한 뱅크 위상 검출기 성능개선
정동규, 윤동현, 함수훈, 백광현
<i>중앙대학교 전자전기공학부</i> |