

제22회 한국반도체학술대회

2015년 2월 10일(화) - 12일(목), 인천 송도컨벤시아

K. Memory (Design & Process Technology) 분과

Room E

1F / 108호

2015년 2월 12일(목) 09:00-10:30

[TE1-K] RRAMs, Memristors, and MRAMs

좌장: 공배선 (성균관대학교), 조우영 (삼성전자)

-
- | | | |
|---------|-------------|--|
| TE1-K-1 | 09:00-09:15 | 멤리스터의 저항 drift 문제 해결을 위한 멤리스턴스 복구회로에 관한 연구
김영수, 신상학, 변상돈, 송재상, Son Ngoc Truong, 모현선, 민경식
국민대학교 전자공학부 |
| TE1-K-2 | 09:15-09:30 | Disturbance-Suppressed ReRAM Write Algorithm for High-Capacity and High-Performance Memory
Chi-Weon Yoon, H. K. Park, Y. K. Lee, H. J. Kwon, Y. T. Lee, D. S. Byeon, and K. H. Kyung
Samsung Electronics Co., Ltd. |
| TE1-K-3 | 09:30-09:45 | Novel Self-Reference Sense Amplifier for Spin-Transfer-Torque Magneto-Resistive Random Access Memory
Gyuhyun Kil, Juntae Choi, and Yunheub Song
Department of Electronics Computers and Communications Engineering, Hanyang University |
| TE1-K-4 | 09:45-10:00 | 멤리스터 어레이 회로를 위한 읽기전압 마진의 개선에 관한 연구
신상학, 변상돈, 송재상, Son Ngoc Truong, 모현선, 민경식
국민대학교 전자공학부 |
| TE1-K-5 | 10:00-10:15 | TiOx-based Filamentary ReRAM Synapse for Neuromorphic Systems
Jaesung Park, Amit Prakash, Kibong Moon, Daeseok Lee, Jiyong Woo, Euijun Cha, Sangheon Lee, Jeonghwan Song, Yunmo Koo, Jaehyuk Park, Seokjae Lim, and Hyunsang Hwang
Department of Materials Science and Engineering, POSTECH |
| TE1-K-6 | 10:15-10:30 | Cross Point Array의 Sneak Path 문제 최소화를 위한 멤리스터소자특성연구
노진우, 심창후, 김소영, Abdul Karim Khan, 이병훈
School of Material Science and Engineering, Gwangju Institute of Science and Technology |