

제20회 한국반도체학술대회

2013년 2월 4일(월)~6일(수) / 웰리힐리파크 (구, 성우리조트)

우) 302-120 대전광역시 서구 둔산동 1018번지 대한빌딩 5층 / 담당: 최은영 팀장, 김아영
TEL: (042) 472 -7461 FAX: (042) 472 -7459 E-mail: kcs@cosar.or.kr

L. Analog Design 분과

Room I

루비3 (본관, 5층)

2013년 2월 6일(수) 12:45-14:00

[WI2-L] 혼성 신호 회로 기술

좌장: 백동현 교수(중앙대학교)

-
- | | | |
|---------|-------------|---|
| WI2-L-1 | 12:45-13:00 | A Low Power One-Time Programmable Memory for Fully Integrated UHF Passive Tag IC in Standard CMOS Technology
Ngoc Dang Phan, Duong Huynh Thai Vo, and Jong-Wook Lee
School of Electronics and Information, Kyung Hee University |
| WI2-L-2 | 13:00-13:15 | A Neuromorphic IC with Spike-Timing-Dependent-Plasticity
Hwasuk Cho ¹ , Jun-Seok Kim ¹ , Byung-Chang Kang ² , Eric Ryu ² , Byungsub Kim ¹ , Hong-June Park ¹ , and Jae-Yoon Sim ¹
¹ Department of Electrical Engineering, Pohang University of Science and Technology, ² Samsung Advanced Institute of Technology |
| WI2-L-3 | 13:15-13:30 | Adaptive Peak Current 컨트롤을 이용한 PFM/PWM Buck DC-DC 컨버터
홍승훈, 방석훈
동부하이텍 |
| WI2-L-4 | 13:30-13:45 | 13bit의 해상도를 갖는 3단 시간 디지털 변환기의 연구
이종석, 문용
송실대학교 전자공학과 |
| WI2-L-5 | 13:45-14:00 | A Winner-Take-All Neuromorphic IC in 65nm CMOS
Hwasuk Cho ¹ , Jun-Seok Kim ¹ , Byung-Chang Kang ² , Eric Ryu ² , Byungsub Kim ¹ , Hong-June Park ¹ , and Jae-Yoon Sim ¹
¹ Department of Electrical Engineering, Pohang University of Science and Technology, ² Samsung Advanced Institute of Technology |