

제20회 한국반도체학술대회

2013년 2월 4일(월)~6일(수) / 웰리힐리파크 (구, 성우리조트)

우) 302-120 대전광역시 서구 둔산동 1018번지 대한빌딩 5층 / 담당: 최은영 팀장, 김아영
TEL: (042) 472 -7461 FAX: (042) 472 -7459 E-mail: kcs@cosar.or.kr

N. VLSI CAD 분과

Room I

루비3 (본관, 5층)

2013년 2월 6일(수) 09:40-10:55

[WI1-N] Novel Design Methods for High Performance Computation and Storage

좌장: 김지훈(충남대학교), 이종은(울산과학기술대학교)

| | | |
|---------|-------------|---|
| WI1-N-1 | 09:40-09:55 | Selective Execution of Conditional Statements for CGRAs 정영훈, 서성석, 이종은 울산과학기술대학교 전기전자컴퓨터공학부 |
| WI1-N-2 | 09:55-10:10 | Mapping DSP Loops to Reconfigurable Processor Accelerators 서성석, 정영훈, 이종은 울산과학기술대학교 전기컴퓨터공학부 |
| WI1-N-3 | 10:10-10:25 | GPU Implementation of Ultrasound Signal Processing for Beamforming 이대현, 유승주, 이승구 포항공과대학교 전자전기공학과 |
| WI1-N-4 | 10:25-10:40 | Hybrid Solid State Device의 Single-Level Cell 낸드 플래시 메모리의 효과적 활용을 위한 Flash Translation Layer 고석민, 서혁준, 박상훈, 정의영 연세대학교 전기전자공학과 |
| WI1-N-5 | 10:40-10:55 | Analysis of PRAM Write Efficiency 김영식, 유승주, 이승구 포항공과대학교 전자전기공학과 |