

제20회 한국반도체학술대회

2013년 2월 4일(월)~6일(수) / 웰리힐리파크 (구, 성우리조트)

우) 302-120 대전광역시 서구 둔산동 1018번지 대한빌딩 5층 / 담당: 최은영 팀장, 김아영
TEL: (042) 472 -7461 FAX: (042) 472 -7459 E-mail: kcs@cosar.or.kr

O. System LSI Design 분과

Room G

국실 (본관, 5층)

2013년 2월 6일(수) 15:10-16:25

[WG3-O] VLSI System Design

좌장: 이한호(인하대학교)

WG3-O-1	15:10-15:25	혼합 이중 멀티-코어 구조에서 코어 동작 주파수 민감도에 따른 작업 할당 방식 기반 공유 캐시 파티션 기법의 성능 분석 기민관, 방덕준, 임홍열, 박기호 세종대학교 컴퓨터공학과
WG3-O-2	15:25-15:40	인밴드 통신을 지원하는 자기 공진 방식 무선 전력 전송 시스템 설계 김선희 ¹ , 임용석 ² , 이승준 ¹ ¹ 이화여자대학교, ² 전자부품연구원
WG3-O-3	15:40-15:55	Super-Regenerative Receiver의 DC 감쇠 보상을 위한 디지털 등화기 필터 하드웨어 설계 문민환, 홍윤표, 김재석 연세대학교 전기전자공학부
WG3-O-4	15:55-16:10	Replacement of Partial Word in Error Correcting Codes for Memory Systems 이기준, 손홍락, 공준진 삼성전자 메모리사업부
WG3-O-5	16:10-16:25	멀티코어 프로세서를 이용한 Census Transform 스테레오 정합 알고리즘의 개선 이정용, 정창민, 곽재창, 이광엽 서경대학교 전자컴퓨터공학과