

제20회 한국반도체학술대회

2013년 2월 4일(월)~6일(수) / 웰리힐리파크 (구, 성우리조트)

우) 302-120 대전광역시 서구 둔산동 1018번지 대한빌딩 5층 / 담당: 최은영 팀장, 김아영
TEL: (042) 472 -7461 FAX: (042) 472 -7459 E-mail: kcs@cosar.or.kr

P. Device for Energy 분과

Room E

스타홀 (본관, 2층)

2013년 2월 6일(수) 09:40-10:55

[WE1-P] Device for Energy I

좌장: 박성기(LG 디스플레이), 함문호(광주과학기술원)

[초청]

- | | | |
|---------|-------------|---|
| WE1-P-1 | 09:40-10:10 | Shape-Controlled Synthesis of Nanostructural Materials and their Application in Organic Solar Cells
Jong Hyeok Park
School of Chemical Engineering and Department of Energy Science,
Sungkyunkwan Univeristy |
| WE1-P-2 | 10:10-10:25 | 열전박막(후막)의 수직방향 제벡계수와 열전도도 동시 측정방법
김선진 ¹ , 위주형 ¹ , 김경수 ² , 조병진 ¹
¹ KAIST 전기 및 전자공학과, ² 주희닉스 소재 |
| WE1-P-3 | 10:25-10:40 | Simulation Studies of Triple Gate Trench Power MOSFETs (TGRMOSs) by using Modified Resurf Stepped Oxide (RSO) Process with Various Gate Configuration and its Bias Condition
K. -I. Na, J. -I. Won, K. S. Park, J. -G. Koo, S. -G. Kim, J. -M. Park, S. -W. Yoo,
Y. -S. Yang, and J. -H. Lee
Convergence Components and Materials Research Laboratory, Electronics
and Telecommunications Research Institute |