

L. Analog Design 분과

Room C
창의관 (116)

일 시 : 2월 16일(목) 09:30-11:00

세션명 : [TC1-L] Analog-to-Digital Converter

좌 장 : 송민규(동국대학교), 문 용(숭실대학교)

-
- | | | |
|---------|-------------|---|
| TC1-L-1 | 09:30-10:00 | [Invited] 45nm CMOS 공정기술에 최적화된 회로설계기반의 12비트 100MS/s 0.43mm ² 저전력 파이프라인 ADC
저자: 황동현, 구병우, 안태지, 박준상, 이승훈
소속: 서강대학교 전자공학과 |
| TC1-L-2 | 10:00-10:15 | A 6-bit 1.25 GS/s Subranging ADC with Self-calibration
저자: Bong Chan Kim, Yi-Gyeong Kim, Min-Hyung Cho, Tae Moon Roh, and Jong-Kee Kwon
소속: Electronics and Telecommunications Research Institute |
| TC1-L-3 | 10:15-10:30 | Two-step Single-slope ADC를 이용한 고속 CMOS 이미지센서의 설계
저자: 김경태, 김대운, 송민규
소속: 동국대학교 반도체 학과 |
| TC1-L-4 | 10:30-10:45 | 100MHz-1.6GHz Wide Lock Range를 위한 Fully Self-biased Phase Locked Loop
저자: 심종주, 김용주, 김재현, 최준기, 강종호
소속: Hynix Semiconductor Inc., 선행설계팀 |
| TC1-L-5 | 10:45-11:00 | A MPPT Control for Energy Harvesting with Adaptive DC-DC Conversion
저자: 허세완, 양일석, 이상균, 권종기, 김종대
소속: 한국전자통신연구원 |