

## N. VLSI CAD 분과

Room C  
창의관 (116)

일 시 : 2월 17일(금) 13:40-15:10

세션명 : [FC3-N] Innovative Ideas in System-Level Designs

좌 장 : 김지훈(충남대학교), 신영수(KAIST)

---

FC3-N-1 13:40-14:10 **[Invited]**대용량 NAND SSD 컨트롤러 설계 검증을 위한 FPGA 기반 플랫폼

저자: 이세일, 이명현, 서범준, 최성운, 윤성로  
소속: 고려대학교 전기전자전파공학과

FC3-N-2 14:10-14:40 **[Invited]**A Hierarchical 3D Floor-planning for Optimizing Wire and TSVs

저자: 이병현, 김태환  
소속: 서울대학교 전기컴퓨터공학부

FC3-N-3 14:40-14:55 DRAM/PRAM Memory Subsystem Modeling

저자: 김영식, 유승주, 이승구  
소속: 포항공과대학교 전자전기공학과

FC3-N-4 14:55-15:10 Hierarchical Temporal Memory 방식을 이용한 뇌 인지 기능 모사 하드웨어의 구현

저자: 김덕환, 송지훈, 신영수  
소속: KAIST 전기 전자공학과